

## ニュースリリース

### 高分解能タイプの VariClock 「VC100M14P」 発売の件

株式会社 DesignGateway(東京都: 代表取締役 篠原 秀和) は、汎用の DIP オシレータ向け基板パターンにそのまま挿入可能で、手軽に任意のクロック信号を発生できる切手大の周波数可変オシレータ VariClock の高分解能タイプ「VC100M14P」を開発、発売を下記の通り発表します。

### 記

#### はじめに

ご好評を戴いております VariClock に新たに高分解能タイプ「VC100M14P」を追加しました。

最大 400MHz(保証値 250MHz)までのクロック信号を 1MHz の分解能で発生する既存製品の VC250M14P に加え、50MHz までは 100KHz の分解能、さらに 100MHz までは 200KHz の分解能のクロック信号を発生できる高分解能タイプの「VC100M14P」を開発しました。これにより、より細かなステップでのクロック信号の発生が可能になり、使用可能な周波数が大幅に広がりました。

#### 特長:

- 超小型軽量 : 切手大の大きさ(幅 23mm 長さ 31mm)、15 グラム以下
- 従来基板パターン互換: 汎用 14pinDIP タイプのオシレータ用基板パターンに直接挿入可
- 5V-TTL 対応可能: LVTTTL レベル出力
- 広範囲な周波数レンジ : 25MHz ~ 100MHz のクロック信号を発生可能
- 高分解能で可変: 100KHz(25.0MHz ~ 50.0MHz) 200KHz(50.0MHz ~ 100.0MHz) のステップで設定可
- 高精度: 周波数誤差  $\pm 0.1\%$  以下
- 周波数設定が容易 : MHz 単位の各桁ごと 3 個のロータリースイッチで設定
- 5V/3.3V 両電源対応: ボート上ジャンパソケットの切り替えにより 5V/3.3V の両電源に対応
- 発振制御機能 : 外部 Enable 信号により発振の強制停止が可能
- ステータス確認 : 周波数の設定状態を随時確認できる LED を搭載  
(赤点灯: 範囲外、橙点灯: 設定値が不適正 緑点灯: 設定値が適正)

仕様:

寸法	長さ 30.48mm × 幅 22.86mm × 高さ 12.0mm (コネクタ突起部は除く)
重量	15 グラム
電源電圧	+5V あるいは+3.3V のいずれか
消費電流	最大 150mA (負荷なしの場合)
使用方法	14PIN-DIP 発振器用ソケットに直接挿入
周波数設定	3 個のロータリースイッチにて MHz 単位で各桁ごと設定
出力クロック	LVTTL レベル (High レベル 2.4V 以上 Low レベル 0.4V 以下)
動作周波数	25MHz ~ 100MHz

仕様は予告無く変更される可能性があります。

記載されている製品名はすべて各社の登録商標または商標です。

商品名: VariClock

出荷時期: 2003年3月末より

開発/販売元: 株式会社 DesignGateway

型番/価格: VC100M14P / ¥19,500 円

Logo:





## 株式会社 DesignGateway の紹介:

株式会社 DesignGateway( 代表取締役: 篠原 秀和 資本金 10,000,000 円) は 2001 年 11 月に設立されたシステム提案型の設計会社、次世代を担う先進のハードウェア設計を中心に設計開発業務を行っている。詳細については [www.dgway.com/](http://www.dgway.com/) を参照。

## 所在地

本社 〒184-0012 東京都小金井市中町 3 丁目 23 番地 17 号  
Tel. 03-6644-1121 Fax. 03-6644-1121

Design Gateway Co.,Ltd 33 SNC Tower, Unit D, Sukhmvit 4, Klongtoey, Bangkok, Thailand, 10110  
(R&D センター) Tel. (66) 2656-8911-2, 2656-9023, 2656-9553 Fax. (66) 2656-8917

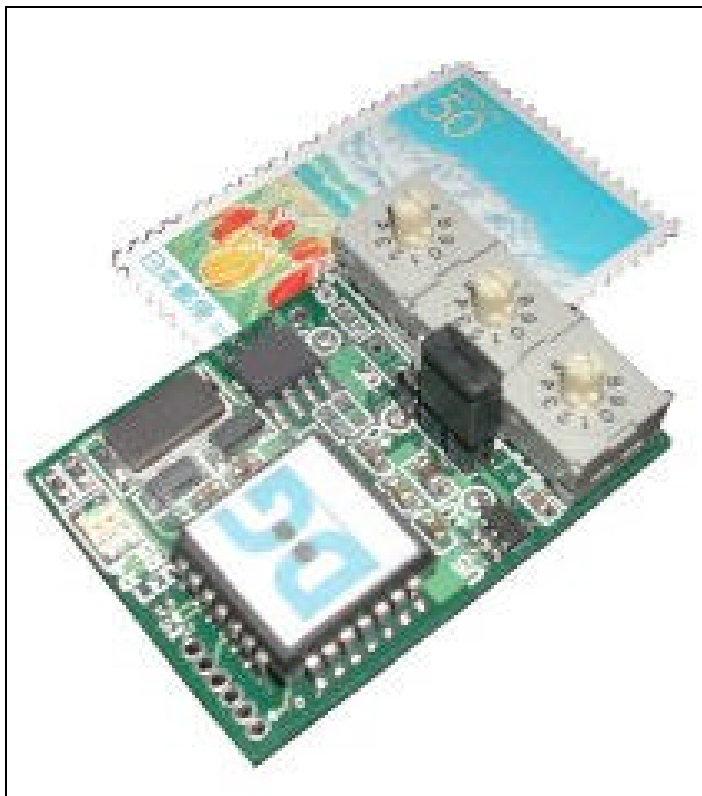
添付資料 **VariClock** 写真 [ 図 1 ~ 図 3 ]

## この記事に対する問い合わせ先

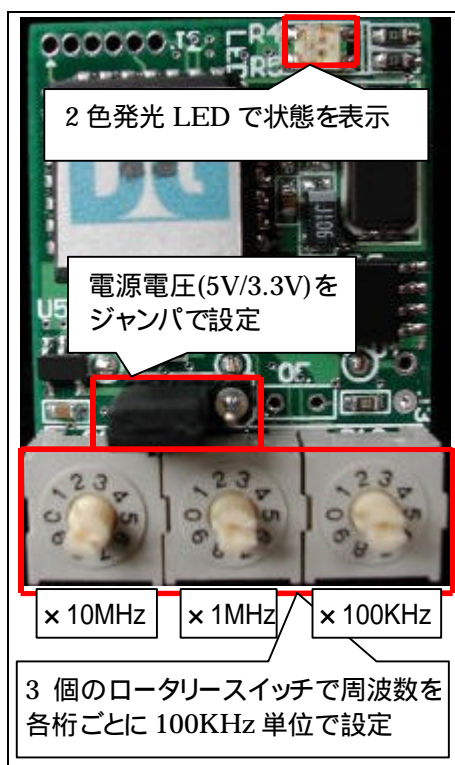
株式会社 DesignGateway 営業推進部 石川 康彦  
Fax: 03-6644-1121 E-mail: [info@dgway.com](mailto:info@dgway.com)

以上

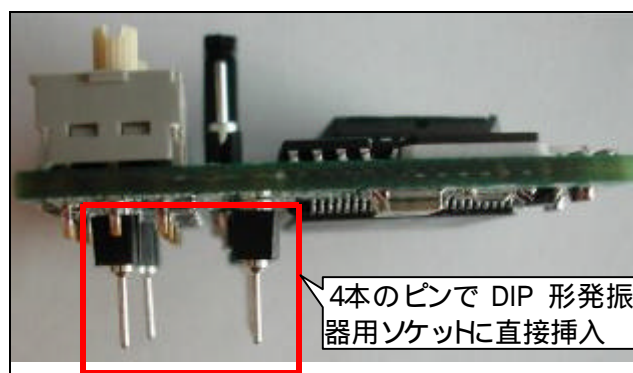
## 添付資料 VariClock 写真



[図 1] VariClock 外観写真



[図 2] VariClock の上面からの写真



[図 3] VariClock の側面からの写真