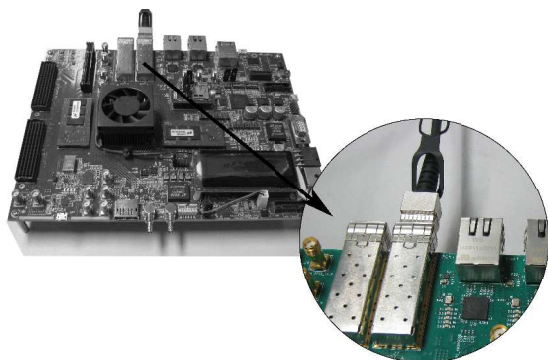




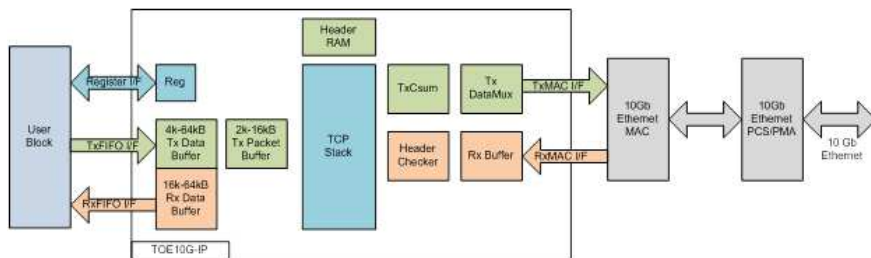
CPUレスの純ハードロジックで10Gbit TCP/IPを実装「TOE10G-IPコア」

10G bit Ether

10GbE TCPオフローディングエンジンIPコア (TOE10G-IP)は、従来高価なハイエンドCPUを必要とされた複雑なTCP送受信処理を、CPUレスの純ハードロジックのみでTCPの実装を可能とした画期的なソリューションです。インテル®FPGAに対応したリファレンス・デザインがコア製品に標準添付しており、製品開発の短縮に役立てることができます。また、インテル®製FPGA開発キット用デモファイルを準備しておりますので、購入前に本コアを実機で評価・お試し頂けます。



IPコア ブロック図



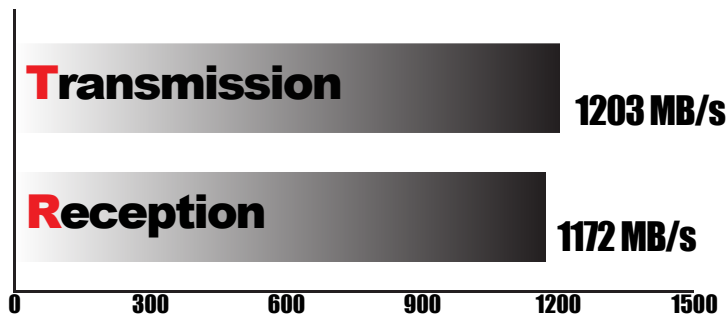
インテル®Arria® 10 SX FPGA 開発キットでの購入前評価が可能

特長

- **1GB/s超の実効転送速度!!**
- **TCP 10GbE同時送受信(Full Duplex)に対応**
- **完全HW化、CPU不要で組み込みシステムへの実装が簡単**
- **マルチセッションに対応** (8セッション リファレンス・デザインを用意)
- **評価ボードで購入前に評価できます!!**

対応ボード: インテル®Arria® 10 SX開発キット

パフォーマンス



1Gbit版もラインナップ!!



TCP/IPを完全HWロジック化「TOE1G-IPコア」

通信・放送・オートモーティブの「オールIP化」を加速!!

製品ラインナップ

TOE10G-IPコア

TOE10G-IP-A10	Arria® 10 用 ネットリスト1プロジェクトライセンス
---------------	--------------------------------

データシート等 詳細な技術情報は弊社ホームページ http://www.dgway.com/TOE10G-IP_A.html に掲載されています。仕様・特長については予定であり、予告なく変更されることがあります。

TOE1G-IPコア

TOE1G-IP-A10	Arria® 10 用 ネットリスト1プロジェクトライセンス
TOE1G-IP-A5	Arria® V 用 ネットリスト1プロジェクトライセンス
TOE1G-IP-S4	Stratix® IV 用 ネットリスト1プロジェクトライセンス

データシート等 詳細な技術情報は弊社ホームページ http://www.dgway.com/TOE1G-IP_A.html に掲載されています。仕様・特長については予定であり、予告なく変更されることがあります。

IPコア評価デモの様子は [youtube](#)に公開しております!!



デザインゲートウェイ IPコア

検索



ブロードキャストや低レイテンシを要求するネットワークアプリケーションに最適「UDP10G/1G-IPコア」

- 完全HW化、純ロジックコア
- 最小オーバーヘッドで高速かつ低レイテンシ
- 同時送受信(Full Duplex)に対応
- 評価ボードで購入前に評価できます!!

UDP 10G-IP-A10	Arria® 10 用 ネットリスト1プロジェクトライセンス
UDP 1G-IP-A10	Arria® 10 用 ネットリスト1プロジェクトライセンス
UDP 1G-IP-A5	Arria® V 用 ネットリスト1プロジェクトライセンス
UDP 1G-IP-C5	Cyclone® V 用 ネットリスト1プロジェクトライセンス

データシート等 詳細な技術情報は弊社ホームページ http://www.dgway.com/UDP10G-IP_A.html に掲載されています。仕様・特長については予定であり、予告なく変更されることがあります。