

Vendor	DeviceFamily	Remark
Intel	Stratix	
	Stratix2	
	Stratix3L/3E	
	Stratix4E/4GX/4GT	
	Stratix5	
	Stratix10	
	ArriaGX	
	Arria2GX/2GZ	
	Arria5	
	Arria10	
	Cyclone	
	Cyclone2	
	Cyclone3/3LS	
	Cyclone4	
	Cyclone5	
	Cyclone10LP/10GX	

Vendor	DeviceFamily	Remark
Xilinx	Spartan-3/3E/3A/3ADSP	
	Spartan-6	
	Spartan-7	
	Virtex-4	
	Virtex-5	
	Virtex-6	
	Virtex-7	*1, *2
	Artix-7	
	Kintex-7	*1
	Zynq-7000	*1
	Kintex Ultrascale	*1
	Virtex Ultrascale	*1
	Kintex Ultrascale+	*3
	Virtex Ultrascale+	*4
	Zynq UltraScale+ MPSoC/RFSoc	*3

[Remark]

- *1. For Virtex-7, Kintex-7, Zynq-7000, Virtex Ultrascale, and Kintex Ultrascale device, DC0/DD0 pin should be assigned to HR I/O bank and set 2.5V or 3.3V
If HR I/O Bank voltage cannot be set to 2.5V or higher voltage, or DC0/DD0 is assigned to HP I/O bank, voltage translator is required for DC0/DD0 signal.
- *2. For Virtex-7 device, some device does not have HR I/O bank. It has only HP I/O bank.
- *3. For Kintex Ultrascale+, Zynq UltraScale+ MPSoC and Zynq UltraScale+ RFSoc device, DC0/DD0 pin should be assigned to HD I/O bank and set 2.5V or 3.3V
If HD I/O Bank voltage cannot be set to 2.5V or higher voltage, or DC0/DD0 is assigned to HP I/O bank, voltage translator is required for DC0/DD0 signal.
- *4. Virtex Ultrascale+ has only HP I/O pin. Voltage translator is required for DC0/DD0 signal.

[備考]

- *1. Virtex-7, Kintex-7, Zynq-7000, Virtex Ultrascale, Kintex Ultrascale デバイスの場合、DC0/DD0ピンはHR I/Oバンクに接続し、I/O電圧を2.5Vあるいは3.3Vに設定して下さい。
HR I/OバンクでI/O電圧を2.5V以上に設定できない場合、あるいはDC0/DD0ピンをHP I/Oバンクと接続する場合は、IPLockとFPGAのDC0/DD0信号に電圧トランスレータを挿入する必要があります。
- *2. Virtex-7ファミリでHR I/Oバンクが無いデバイスの場合、電圧トランスレータを挿入する必要があります。
- *3. Kintex Ultrascale+, Zynq UltraScale+ MPSoC, Zynq UltraScale+ RFSoc デバイスの場合、DC0/DD0ピンはHD I/Oバンクに接続し、I/O電圧を2.5Vあるいは3.3Vに設定して下さい。
HD I/OバンクでI/O電圧を2.5V以上に設定できない場合、あるいはDC0/DD0ピンをHP I/Oバンクと接続する場合は、IPLockとFPGAのDC0/DD0信号に電圧トランスレータを挿入する必要があります。
- *4. Virtex Ultrascale+ デバイスはHP I/Oピンしか無いため、DC0/DD0信号に電圧トランスレータを挿入する必要があります。